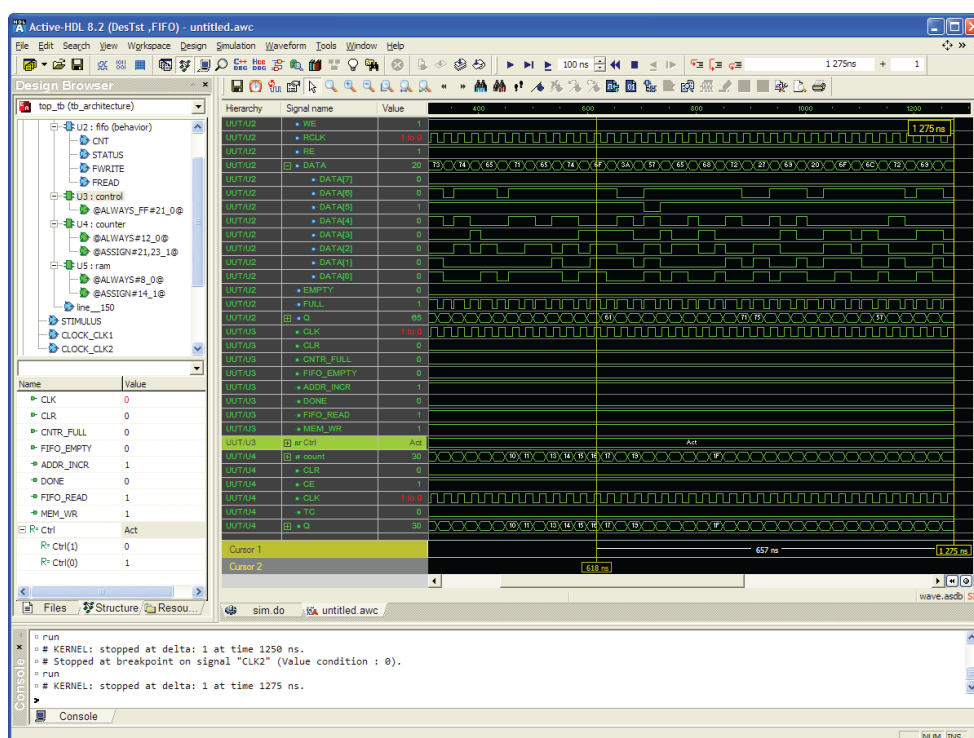


Active-HDL™ Designer Edition

混在言語対応 RTL シミュレーション

¥198,000*

*¥198,000 ノードロック/¥247,500 フローティング, 年間ライセンス



- ✓ 混在言語対応シミュレーション
(VHDL, Verilog® および SystemVerilog {デザイン})
- ✓ 2倍のシミュレーションパフォーマンス
(対 FPGA ベンダ提供シミュレータ)
- ✓ 暗号化 IP サポート
- ✓ 実行行数制限なし

お問い合わせ先 sales-jp@aldec.com

www.aldec.co.jp



アルデック・ジャパン株式会社
〒160-0022
東京都新宿区新宿1-34-15
新宿エーステートビル9F
Phone: 03-5312-1791
Fax: 03-5312-1795
Email: sales-jp@aldec.com

Aldec, Inc.
Corporate Headquarters
2260 Corporate Circle
Henderson, NV 89074, USA
Phone: (702) 990-4400
Fax: (702) 990-4414
Email: sales@aldec.com
Website: <http://www.aldec.com>

Aldec Europe
70 rue Cortambert
75116 Paris, France
Phone: +33-6-80-32-60-56
Fax: +33-1-46-34-85-91
Email: sales-eu@aldec.com

Aldec China
Suite 2004, BaoAn Building
#800 DongFang Road, PuDong District
ShangHai City 200122, P.R. China
Phone: +86-21-6875-20-30
Fax: +86-21-6875-0083
Email: info@aldec.com.cn